

Μαρία Κοζύρη

Βιογραφικό Σημείωμα

Προσωπικά Στοιχεία

Όνομα Μαρία
Επώνυμο Κοζύρη
Ημ. Γέννησης 26 Ιουνίου 1978
Οικ. Έγγαμη με 3 παιδιά ('11, '12, '14)
Κατάσταση
Διεύθυνση Παπασιοπούλου 2-4, Λαμία, Τ.Κ. 35100
Τηλέφωνο +30 6942540512
e-mail mkoziri@cs.uth.gr, mkoziri@gmail.com

Παρούσα Θέση

2017-τώρα Επίκουρη Καθηγήτρια *Τμήμα Πληροφορικής & Τηλεπικοινωνιών,
Πανεπιστήμιο Θεσσαλίας*
2019-τώρα Διευθυντής του Εργαστηρίου *Τεχνολογίας Βίντεο και Νεφοϋπολογιστικής*

Εκπαίδευση

2003-2007 **Διδάκτωρ**, του Τμήματος Μηχανικών Η/Υ, Τηλεπικοινωνιών και Δι-
κτύων, Πανεπιστήμιο Θεσσαλίας.
Τίτλος Διδακτορικής Διατριβής: «Αλγόριθμοι και Υλοποίηση για πρόβλεψη
Macroblock στο πρότυπο κωδικοποίησης video H.264»
1997-2003 **Διπλωματούχος Μηχανικός**, της Σχολής Ηλεκτρονικών Μηχανι-
κών & Μηχανικών Υπολογιστών, Πολυτεχνείο Κρήτης.
Τίτλος Διπλωματικής Εργασίας: «Ανάπτυξη λογισμικού για την υποστήριξη
σχεδιασμού συνδιαλλαγών στο διαδίκτυο με τη χρήση της UTMML και αξιο-
λόγηση της χρήσης της για το σχεδιασμό εφαρμογών στο WEB»

Ερευνητικά Ενδιαφέροντα

- Motion estimation and motion compensation algorithms.
- Hardware implementations of video codec.
- Parallel video coding.
- Scalable Video Coding (SVC).
- Video transcoding with emphasis on Cloud related implementations and optimizations.
- Scheduling and resource optimization in distributed systems with a focus on Cloud provisioning for video coding and delivery.
- Applications of Kalman filters.
- Hardware implementation of algorithms.
- Cell placement and optimization problems in VLSI design.

Διακρίσεις

- 2006 *Silver Leaf Certificate* at the Int. Conf. on Ph.D. Research in Microelectronics and Electronics (IEEE PRIME, 2006) for the paper entitled: “A Low-Power VLSI Architecture for Intra and Inter Prediction in H.264”, together with G.I. Stamoulis, and I. Katsavounidis.

Ερευνητικά Προγράμματα

- 3/21 - 12/21 Συμμετοχή στο έργο του Πανεπιστημίου Θεσσαλίας (Π.Θ.) «ParICT_CENG: Βελτίωση ερευνητικών υποδομών ΤΠΕ στη Στερεά Ελλάδα για την επεξεργασία μεγάλου όγκου δεδομένων από ροές αισθητήρων, πολυμέσων και πολύπλοκων μαθηματικών μοντέλων προσομοιώσεων», που εντάσσεται στο Πρόγραμμα «Ανταγωνιστικότητα, Επιχειρηματικότητα, Καινοτομία»
- 9/18 - 12/18, 1/19 - 7/22 Συμμετοχή στο έργο του Πανεπιστημίου Θεσσαλίας (Π.Θ.) «ΕΝΟΡΑΣΗ - Ευφυής οπτικοακουστικό σύστημα προάγουν την πολιτιστική εμπειρία και Προσβασιμότητα» που εντάσσεται στο Πρόγραμμα «Ανταγωνιστικότητα, Επιχειρηματικότητα, Καινοτομία», Ενιαίας Δράσης «Ερευνώ – Δημιουργώ – Καινοτομώ»
- 11/19 - 8/21 Συμμετοχή στο έργο του Πανεπιστημίου Θεσσαλίας (Π.Θ.) «GeoMake-It: Ολοκληρωμένο σύστημα ανάπτυξης και διεξαγωγής γεω-παιχνιδιών», που εντάσσεται στο Πρόγραμμα «Ανταγωνιστικότητα, Επιχειρηματικότητα, Καινοτομία», Ενιαίας Δράσης «Ερευνώ – Δημιουργώ – Καινοτομώ»
- 7/17 – 10/17 Συμμετοχή στο έργο του Πανεπιστημίου Θεσσαλίας (Π.Θ.) «ENFORCE: IntelligEnt MoNitoring oF NetwORking ServiCEs», Second SoftFIRE Open Call for Experiments and Extensions, H2020

- 1/14 – 6/15 Συμμετοχή στο έργο του Εθνικού Καποδιστριακού Πανεπιστημίου Αθηνών (ΕΚΠΑ) «Ασύρματα Δίκτυα Αισθητήρων Ήχου-Εικόνας για Πυκνή Καταγραφή και Μετάδοση Γεγονότων» που εντάσσεται στην Κατηγορία Πράξεων «Συνεργασία 2011 Συμπράξεις Παραγωγικών και Ερευνητικών Φορέων σε Εστιασμένους Ερευνητικούς και Τεχνολογικούς Τομείς»
- 7/07 - 12/07 Συμμετοχή στο πρόγραμμα «Ενσωμάτωση του αποκωδικοποιητή OpenAVS στην πλατφόρμα Diamond 388VDO της Tensilica, και δημιουργία εγχειριδίου ενσωμάτωσης»
- 12/07-7/08 Συμμετοχή στο έργο του Πανεπιστημίου Θεσσαλίας (Π.Θ.) «NETNET-Ασύρματα Δίκτυα και Υπηρεσίες».
- 1/06 – 8/06 Συμμετοχή στο πρόγραμμα «Ενίσχυση Σπουδών Πληροφορικής στο ΤΕΙ Λαμίας».
- 10/03-3/04, 5/04-7/04, 7/05-8/05 Συμμετοχή στο έργο του Πανεπιστημίου Θεσσαλίας (Π.Θ.) «Ο προσδιορισμός της κατανάλωσης της ισχύος διαρροής στα σύγχρονα ψηφιακά κυκλώματα και η μείωση αυτής».

Διδακτική Εμπειρία

- Ακ. Έτη (17-τώρα) Επίκουρη Καθηγήτρια στο Τμήμα Πληροφορικής & Τηλεπικοινωνιών, Πανεπιστήμιο Θεσσαλίας.
- “Προγραμματισμός Ι”, Ακ. Έτη '19 -τώρα.
 - “Ψηφιακή Επεξεργασία Σήματος”, Ακ. Έτη '17 - '20
 - “Τεχνικές Συμπίεσης Βίντεο”, Ακ. Έτη '17 - τώρα
 - “Σήματα και Συστήματα”, Ακ. Έτη '17 - '21
 - “Ψηφιακή Επεξεργασία Εικόνας”, Ακ. Έτη '17 - '21
 - “Προγραμματισμός Υπολογιστών Ι”, Ακ. Έτος '20-'21 (Τμήμα Φυσικής).
 - “Προχωρημένες Τεχνικές Συμπίεσης Βίντεο”, Ακ. Έτη '18 - τώρα (Διατμηματικό Πρόγραμμα Μεταπτυχιακών Σπουδών του Τμήματος Πληροφορικής με Εφαρμογές στη Βιοϊατρική και του Τμήματος Πληροφορικής, Πανεπιστήμιο Θεσσαλίας).
 - “Επεξεργασία Πολυμέσων”, Ακ. Έτος '17 - '18 (Πρόγραμμα Μεταπτυχιακών Σπουδών του Τμήματος Ηλεκτρολόγων Μηχανικών & Μηχανικών Υπολογιστών).
- Ακ. Έτη (14-17) Συμβασιούχος Διδάσκουσα στο Διατμηματικό Πρόγραμμα Μεταπτυχιακών Σπουδών του Τμήματος Πληροφορικής με Εφαρμογές στη Βιοϊατρική και του Τμήματος Πληροφορικής, Πανεπιστήμιο Θεσσαλίας.
- “Συστήματα και Βάσεις Πολυμέσων”, Χειμερινό Εξ. '15, '16.
 - “Ειδικά Θέματα Δικτύων Επικοινωνιών”, Εαρινό Εξ. '16, '17.
 - “Συστήματα CAD”, Εαρινό Εξ. '15.

- Ακ. Έτος Συμβασιούχος Διδάσκουσα στο Πρόγραμμα Μεταπτυχιακών Σπουδών
(‘16-‘17) του Τμήματος Ηλεκτρολόγων Μηχανικών & Μηχανικών Υπολογιστών,
Πανεπιστήμιο Θεσσαλίας.
- “Επεξεργασία Πολυμέσων”. Εαρινό Εξ. ’17.
- Ακ. Έτη Συμβασιούχος Λέκτορας (με Π.Δ. 407/80) στο Τμήμα Πληροφορικής,
(‘13-‘17) Πανεπιστήμιο Θεσσαλίας.
- “Επεξεργασία Εικόνas”, Εαρινό Εξ. ’17.
 - “Τεχνικές Συμπίεσης Βίντεο”, Χειμερινό Εξ. ’16.
 - “Σήματα και Συστήματα”, Εαρινό Εξ. ’16, ’17.
 - “Επεξεργασία Ήχου και Εικόνas”, Εαρινό Εξ. ’16.
 - “Σχεδίαση VLSI”, Εαρινό Εξ. ’16.
 - “Ψηφιακή Επεξεργασία Σήματος”, Χειμερινό Εξ. ’15, ’16
 - “Αρχιτεκτονική Υπολογιστών”, Χειμερινό Εξ. ’15, ’16.
 - “Οργάνωση Η/Υ”, Χειμερινό Εξ. ’14, ’15, ’16.
 - “Εισαγωγή στους Η/Υ”, Εαρινό Εξ. ’14, ’15, ’16, ’17.
 - “Λογική Σχεδίαση”, Χειμερινό Εξ. ’15, ’16.
 - “Εργαστήριο Λογικής Σχεδίασης”, Χειμερινό Εξ. ’13, ’14.
- Ακ. Έτη Συμβασιούχος Λέκτορας (με Π.Δ. 407/80) στο Τμήμα Μηχανικών Η/Υ,
(‘08-‘11) Τηλεπικοινωνιών & Δικτύων, Πανεπιστήμιο Θεσσαλίας.
- “Εργαστήριο Εισαγωγής στους Η/Υ”, Εαρινό Εξ. ’09, Εαρινό Εξ. ’10.
 - “Ψηφιακή Σχεδίαση Ι”, Χειμερινό Εξ. ’08.
 - “Ψηφιακή Σχεδίαση Ι (Εργαστήριο)”, Χειμερινό Εξ. ’09, Χειμερινό Εξ. ’10.
 - “Θεωρία Σημάτων και Συστημάτων (Εργαστήριο)”, Χειμερινό Εξ. ’10.
- Ακ. Έτη Επιστημονικός και Εργαστηριακός Συνεργάτης του Τμήματος Πληροφορικής & Τεχνολογίας Υπολογιστών, Τ.Ε.Ι. Λαμίας/Στερεάς Ελλάδας.
(‘07-‘13)
- “Αρχιτεκτονική Υπολογιστών ΙΙ (Θ)”, Χειμερινό Εξ. ’11, ’12.
 - “Αρχιτεκτονική Υπολογιστών Ι (Ε)”, Εαρινό Εξ. ’12, ’13.
 - “Βάσεις Δεδομένων (Ε)”, Χειμερινό Εξ. ’11.
 - “Σχεδιασμός και Ανάλυση Αλγορίθμων (Ε)”, Χειμερινό Εξ. ’11.
 - “Δομές Δεδομένων (Ε)”, Εαρινό Εξ. ’12, ’13.
 - “Σχεδίαση Δικτύων Υπολογιστών” (Ε), Εαρινό Εξ. ’11.
 - “Εισαγωγή στα συστήματα Υπολογιστών (Θ) - (Ε)”, Ακ. Έτος 09-10.
 - “Σχεδιασμός και Ανάλυση Αλγορίθμων (Θ) - (Ε)”, Ακ. Έτος 09-10.
 - “Προγραμματισμός Ι (Ε)”, Ακ. Έτος 09-10.
 - “Συνδυαστικά Ψηφιακά Ηλεκτρονικά (Ε)”, Ακ. Έτος 08-09.
 - “Μικροεπεξεργαστές-Μικροελεγκτές (Θ) - (Ε)”, Ακ. Έτος 08-09.
 - “Προηγμένες Αρχιτεκτονικές (Θ) - (Ε)”, Ακ. Έτος 07-08.
 - “Αρχιτεκτονική Υπολογιστών (Θ) - (Ε)”, Ακ. Έτος 07-08.

Διοικητικό Έργο

- 9/2019 έως σήμερα Διευθυντής Εργαστηρίου Τεχνολογίας Βίντεο και Νεφροϋπολογιστικής
- 4/19 έως 10/20 Εκπρόσωπος ΤΠ&Τ στην Επιτροπή Ερευνών, *Τακτικό μέλος*
- 4/20 έως 4/21 Ομάδα Εσωτερικής Αξιολόγησης - ΟΜΕΑ, *Τακτικό μέλος*
- 4/19 έως σήμερα Επιτροπή Προγράμματος Προπτυχιακών Σπουδών, *Τακτικό μέλος*
- 12/19 έως σήμερα Ακαδημαϊκός Συντονιστής ERASMUS
- Ακ. Έτος 2021-2022 Επιτροπή Αξιολόγησης Ενστάσεων ΠΔ407/80 και Ακαδημαϊκών Υποτρόφων, *Τακτικό μέλος*
- Ακ. Έτη 2019 έως 2021 Επιτροπή Επιλογής Ακαδημαϊκών Υποτρόφων, *Τακτικό μέλος*
- Ακ. Έτη 2019 έως 2021 Επιτροπή Επιλογής Συμβασιούχων Διδασκόντων με το ΠΔ 407/80, *Τακτικό μέλος*
- Ακ. Έτη 2018 έως 2020 Επιτροπή Επιλογής για την Πρόσληψη Πανεπιστημιακών Υποτρόφων στο Πλαίσιο του Έργου «ΑΠΟΚΤΗΣΗ ΑΚΑΔΗΜΑΪΚΗΣ ΕΜΠΕΙΡΙΑΣ ΣΕ ΝΕΟΥΣ ΕΠΙΣΤΗΜΟΝΕΣ ΚΑΤΟΧΟΥΣ ΔΙΔΑΚΤΟΡΙΚΟΥ ΣΤΟ ΠΑΝΕΠΙΣΤΗΜΙΟ ΘΕΣΣΑΛΙΑΣ», *Τακτικό μέλος*
- Ακ. Έτη 2017 έως 2019 Συντονιστική Επιτροπή Μεταπτυχιακών Σπουδών για Θέματα Διδακτορικών Σπουδών (ΣΕΜΣ)
- 6/2021 ΚΕΕ για την ανάδειξη Προέδρου και Αναπληρωτή Προέδρου του ΤΠ&Τ, *Μέλος*
- 5/2020 ΚΕΕ για την ανάδειξη Προέδρου και Αναπληρωτή Προέδρου του ΤΠ&Τ, *Πρόεδρος*
- Ακ. Έτη 2018 έως 2022 Επταμελής Επιτροπή Κατατακτήριων Εξετάσεων
- Ακ. Έτη 2018 έως 2020 Ομάδα Εργασίας για τη Διοργάνωση «ΑΝΟΙΧΤΩΝ ΘΥΡΩΝ» σε μαθητές Γυμνασίων/Λυκείων
- 11/18 έως σήμερα Εσωτερική Επιτροπή Ηθικής και Δεοντολογίας για θέματα ΠΜΣ & ΥΔ, *Τακτικό μέλος*
- 2/18 έως 4/20 Εκπρόσωπος Βιβλιοθήκης

Επιβλέψεις Φοιτητών

Μεταδιδακτορικοί Ερευνητές

- ο Παναγιώτης Παπαδόπουλος (2020-τώρα).

Υποψήφιοι Διδάκτορες

- ο Αγγελική Καραγεωργοπούλου, 2021 - τώρα
- ο Παναγιώτης Μπελεμέμης, 2019 - τώρα
- ο Ναταλία Πανάγου, 2019 - τώρα
- ο Αρετή Μπαχτσεβάνη, 2019 - τώρα

Επιστημονική Δραστηριότητα

- ο Session Chair, ICASSP 2021.
- ο Guest Editor of the Special Issue on "Advanced Image and Video Processing for Multimedia Systems", Journal of Electronics, MDPI, 2022
- ο Κριτής σε Διεθνή Περιοδικά (ενδεικτικά IEEE Access, Elsevier Signal Processing: Image Communication, Elsevier Sustainable Computing: Informatics and Systems)

Δημοσιεύσεις

Δείκτες Δημοσιευμένου Έργου

Scholar google (8/10/21): Αναφορές: 280, h-index: 10, i10 index: 10

Περιοδικά

- [J10] K. Kolomvatsos, C. Anagnostopoulos, **M. Koziri** and T. Loukopoulos, "Proactive & Time-Optimized Data Synopsis Management at the Edge," IEEE Trans. on Knowledge and Data Engineering (TKDE), doi: 10.1109/TKDE.2020.3021377.
- [J9] **M. G. Koziri**, P. K. Papadopoulos, N. Tziritas, T. Loukopoulos, S. U. Khan, and A. Y. Zomaya, "Efficient Cloud Provisioning for Video Transcoding: Review, Open Challenges and Future Opportunities," IEEE Internet Computing (IC), vol. 22(5), pp. 46-55, Sept. 2018.
- [J8] N. Tziritas, **M. Koziri**, A. Bachtsevani, T. Loukopoulos, G. Stamoulis, S. U. Khan, and C.-Z. Xu, "Data Replication and Virtual Machine Migrations to Mitigate Network Overhead in Edge Computing Systems," IEEE Trans. Sustainable Computing (TSUSC), vol. 2(4), pp. 320-332, Oct.-Dec. 2017.
- [J7] A. N. Dadaliaris, P. Oikonomou, **M. G. Koziri**, E. Nerantzaki, T. Loukopoulos, G. I. Stamoulis, "A Connectivity-Based Legalization Scheme for Standard Cell Placement," Circuits and Systems (SciRP CS), vol. 8(8), pp. 191-201, Aug. 2017.
- [J6] **M. G. Koziri**, P. K. Papadopoulos, N. Tziritas, A. N. Dadaliaris, T. Loukopoulos, G. I. Stamoulis, "On Planning the Adoption of New Video Standards in Social Media Networks: A General Framework and its Application to HEVC," Social Network Analysis and Mining (Springer SNAM), vol. 7(1), pp. 1-32, July 2017.
- [J5] A. N. Dadaliaris, P. Oikonomou, **M. G. Koziri**, E. Nerantzaki, Y. Hatzaras, D. Garyfallou, T. Loukopoulos, and G. I. Stamoulis, "Heuristics to Augment the Performance of

Tetris Legalization: Making a Fast but Inferior Method Competitive,” J. Low Power Electronics (JOLPE), vol. 13(2), pp. 220-230, 2017.

- [J4] P. Oikonomou, **M. G. Koziri**, N. Tziritas, T. Loukopoulos, and C.-Z. Xu, “Scheduling Heuristics for Live Video Transcoding on Cloud Edges,” ZTE Comminations, vol.15(2), pp. 35-41, 2017.
- [J3] **M.G. Koziri**, T. Loukopoulos, M. Adam, and N. Assimakis, “Speedup of Kalman and Lainiotis Filters for Partitionable Models,” Int. J. of Adv. Comp. Res. (IJACR), vol. 6(26), pp. 160-166, 2016.
- [J2] N. Assimakis, M. Adam, **M.G. Koziri**, S. Voliotis, and K. Asimakis, “Optimal Decentralized Kalman Filter and Lainiotis Filter,” Digital Signal Processing, Elsevier, vol. 23(1), pp. 442-452, 2013.
- [J1] **M.G. Koziri**, D. Zacharis, I. Katsavounidis, and N. Bellas, “Implementation of the AVS Video Decoder on a Heterogeneous Dual-Core SIMD Processor,” IEEE Trans. Consumer Electronics, vol. 57(2), pp. 673-681, 2011.

Συνέδρια

- [C41] K. Demertzis, L. Iliadis, E. Pimenidis, N. Tziritas, **M. Koziri** and P. Kikiras, "Blockchained Adaptive Federated Auto MetaLearning BigData and DevOps CyberSecurity Architecture in Industry 4.0," 22nd Engineering Applications of Neural Networks Conference (EANN 2021), Proceedings of the International Neural Networks Society, vol 3. Springer, Cham. https://doi.org/10.1007/978-3-030-80568-5_29
- [C40] K. Demertzis, L. Iliadis, E. Pimenidis, N. Tziritas, **M. Koziri**, P. Kikiras, and M. Tonkin "Federated Blockchained Supply Chain Management: A CyberSecurity and Privacy Framework," IFIP Advances in Information and Communication Technology (AIAI 2021), vol 627. Springer, Cham. https://doi.org/10.1007/978-3-030-79150-6_60
- [C39] P. Oikonomou, N. Tziritas, G. Theodoropoulos, **M. Koziri**, T. Loukopoulos and S. U. Khan, "Graph-based Approaches for the Interval Scheduling Problem," 2020 IEEE 26th International Conference on Parallel and Distributed Systems (ICPADS 2020), pp. 649-654, doi: 10.1109/ICPADS51040.2020.00091.
- [C38] G. I. Papaioannou, **M. G. Koziri**, P. K. Papadopoulos, T. Loukopoulos and I. Anagnostopoulos, “Tile Based Wavefront Parallelism in HEVC,” Proc. 15th Int. Workshop on Semantic and Social Media Adaptation and Personalization (SMAP 2020), IEEE, Zakynthos, Greece, Oct. 2020, pp. 1-5.
- [C37] P. Belememis, N. Panagou, T. Loukopoulos, and **M. Koziri** “Review and comparative analysis of parallel video encoding techniques for VVC,” Proc. SPIE 11510, Applications of Digital Image Processing XLIII, 115101D (21 August 2020); <https://doi.org/10.1117/12.2569283>

- [C36] N. Panagou, **M. Koziri**, P. K. Papadopoulos, P. Oikonomou, N. Tziritas, K. Kolomvatsos, T. Loukopoulos, and S. U. Khan, “Evaluation of Heterogeneous Scheduling Algorithms for Wavefront and Tile Parallelism in Video Coding,” Proc. 2019 Int. Conf. on Internet of Things (ICIOT 2019), Springer, San Diego, USA, June 2019, pp. 16-27.
- [C35] P. K. Papadopoulos, N. Panagou, **M. Koziri**, K. Kolomvatsos, T. Loukopoulos, and I. Anagnostopoulos, “Coding Time Prediction in H.264/HEVC Transcoding Using Macroblock Sizes,” Proc. 14th Int. Workshop on Semantic and Social Media Adaptation and Personalization (SMAP 2019), IEEE, Larnaca, Cyprus, June 2019, pp. 1-4.
- [C34] N. Panagou, P. Oikonomou, P. K. Papadopoulos, **M. G. Koziri**, T. Loukopoulos, and D. Iakovidis, “On Predicting Bottlenecks in Wavefront Parallel Video Coding Using Deep Neural Networks,” Proc. 20th Int. Conf. on Engineering Applications of Neural Networks Workshops (EANN 2019 Workshops), Springer, Crete, Greece, May 2019, pp. 501-510.
- [C33] N. Panagou, P. K. Papadopoulos, **M. G. Koziri** and T. Loukopoulos, “On Evaluating the Impact of Tile Partitioning in AV1,” Proc. 22nd Panhellenic Conf. on Informatics (PCI 2018), ACM, Athens, Greece, Nov. 2018, pp. 121-126.
- [C32] T. Loukopoulos, N. Tziritas, **M. Koziri**, G.I. Stamoulis and S.U. Khan, “A Pareto-Efficient Algorithm for Data Stream Processing at Network Edges”, Proc. 10th Int. Conf. on Cloud Computing Technology and Science (Cloudcom 2018), IEEE, Nicosia, Cyprus, Dec. 2018, pp. 159-162.
- [C31] N. Tziritas, S. Mustafa, **M. Koziri**, T. Loukopoulos, S.U. Khan, C.-Z. Xu, and A.Y. Zomaya, “Server Consolidation in Cloud Computing”, Proc. 24th Int. Conf. on Parallel and Distributed Systems (ICPADS 2018), IEEE, Singapore, Dec. 2018, pp. 194-203.
- [C30] K. Kolomvatsos, **M. Koziri**, and T. Loukopoulos, “An Intelligent Scheme for the Identification of QoS Violations in Virtualized Environments,” Proc. 30th Int. Conf. on Tools with Artificial Intelligence (ICTAI 2018), IEEE, Volos, Greece, Nov. 2018, pp. 1040-1047.
- [C29] K. Kolomvatsos, P. Oikonomou, **M. Koziri**, and T. Loukopoulos, “A Distributed Data Allocation Scheme for Autonomous Nodes,” Proc. 18th Int. Conf. on Scalable Computing and Communications (SCALCOM 2018), IEEE, Guangzhou, China, Oct. 2018, pp. 1651-1658.
- [C28] P.K. Papadopoulos, **M.G. Koziri**, N. Tziritas, T. Loukopoulos, I. Anagnostopoulos, Petr Šaloun, and D. Andrešić, “On the Evaluation of Coarse Grained Parallelism in AV1 Video Coding,” Proc. 13th Int. Workshop on Semantic and Social Media Adaptation and Personalization (SMAP 2018), IEEE, Zaragoza, Spain, Sept. 2018, pp. 55-59.
- [C27] P.K. Papadopoulos, **M.G. Koziri**, and T. Loukopoulos, “A Fast Heuristic for Tile Partitioning and Processor Assignment in HEVC,” Proc. ICIP 2018, IEEE, Athens, Greece, Oct. 2018, pp. 4143-4147.

- [C26] **M.G. Koziri**, P.K. Papadopoulos, and T. Loukopoulos, “Combining Tile Parallelism with Slice Partitioning in Video Coding,” Proc. SPIE 10752, Applications of Digital Image Processing XLI, 107520N, San Diego, USA, Sept. 2018.
- [C25] P. Oikonomou, **M.G. Koziri**, N. Tziritas, A.N. Dadaliaris, T. Loukopoulos, G.I. Stamoulis, and S.U. Khan, “Scheduling Video Transcoding Jobs in the Cloud,” Proc. GreenCom 2018, IEEE, Vancouver, Canada, Aug. 2018, pp. 442-449.
- [C24] T. Loukopoulos, N. Tziritas, **M. Koziri**, G. I. Stamoulis, S.U. Khan, C.-Z. Xu, and A.Y. Zomaya, “Data Stream Processing at Network Edges,” Proc. 8th IEEE Workshop on Parallel/Distributed Computing and Optimization (PDCO 2018-IPDPS workshops), IEEE, Vancouver, Canada, May 2018, pp. 657-665.
- [C23] T. Loukopoulos, **M.G. Koziri**, K. Kolomvatsos, and P. Oikonomou, “On Green Scheduling for Desktop Grids,” Proc. 6th World Conf. on Information Systems and Technologies (WorldCIST), Springer, Naples, Italy, March 2018, pp. 330-340.
- [C22] P.K. Papadopoulos, N.C. Zygouris, **M.G. Koziri**, T. Loukopoulos, and G.I. Stamoulis, “Mobivoke: A Mobile System Architecture to Support Off School Collaborative Learning Process,” Proc. 11th Int. Conf. on Interactive Mobile Communication, Technologies and Learning (IMCL 2017), Springer, Thessaloniki, Greece, Nov. 2017, pp. 587-592.
- [C21] D. Skoumpourdis, P. K. Papadopoulos, **M. G. Koziri**, N. Tziritas, T. Loukopoulos, and I. Anagnostopoulos, “On Improving the Speedup of Slice and Tile Level Parallelism in HEVC Using AVX2,” Proc. 21st Panhellenic Conf. on Informatics (PCI 2017), ACM, Larisa, Greece, Sept. 2017, pp. 52:1-52:6.
- [C20] **M. Koziri**, P. K. Papadopoulos, N. Tziritas, N. Giachoudis, T. Loukopoulos, S. U. Khan, and G.I. Stamoulis, “Heuristics for Tile Parallelism in HEVC,” Proc. 25th European Signal Processing Conf. (EUSIPCO 2017), IEEE, Kos, Greece, Aug. 2017, pp. 1514-1518.
- [C19] P. Oikonomou, **M. G. Koziri**, A.N. Dadaliaris, T. Loukopoulos, and G.I. Stamoulis, “Domocus: Lock-Free Parallel Legalization in Standard Cell Placement,” Proc. 6th Int. Conf. on Modern Circuits and Systems Technologies (MOCASST 2017), IEEE, Thessaloniki, Greece, May 2017, pp. 1-4.
- [C18] **M.G. Koziri**, T. Loukopoulos, M. Adam, N. Assimakis, and G. Tzialas, “On the Optimal Processor Assignment for Computing the Steady State Kalman Filter in Parallel and Distributed Systems,” Proc. 5th World Conf. on Information Systems and Technologies (WorldCIST), Springer, Madeira, Portugal, April. 2017, vol. 3, pp. 427-437.
- [C17] **M.G. Koziri** and T. Loukopoulos, “Sensor Selection for Resource-Efficiency Query Execution in IoT Environments,” Proc. 8th Int. Conf. on Cloud Computing, GRIDS and Virtualization (Cloud Computing 2017), IARIA, Athens, Greece, Feb. 2017, pp. 49.

- [C16] **M. G. Koziri**, P. Papadopoulos, N. Tziritas, A.N. Dadaliaris, T. Loukopoulos, S.U. Khan, and C.-Z. Xu, “Adaptive Tile Parallelization for Fast Video Encoding in HEVC,” Proc. 12th Int. Conf. on Green Computing and Communications (GreenCom 2016), IEEE, Chengdu, China, Dec. 2016, pp. 738-743.
- [C15] A. N. Dadaliaris, E. Nerantzaki, **M.G. Koziri**, P. Oikonomou, T. Loukopoulos, and G.I. Stamoulis, “Performance Evaluation of Tetris-based Legalization Heuristics,” Proc. 20th Panhellenic Conf. on Informatics (PCI 2016), ACM, Patras, Greece, Nov. 2016, no. 60.
- [C14] P. Papadopoulos, **M. G. Koziri**, N. Tziritas, T. Loukopoulos, I. Anagnostopoulos, and G.I. Stamoulis, “Performance Evaluation of Batch Encodings in HEVC Using Slice Level Parallelism,” Proc. 20th Panhellenic Conf. on Informatics (PCI 2016), ACM, Patras, Greece, Nov. 2016, no. 70.
- [C13] **M.G. Koziri**, P. Papadopoulos, N. Tziritas, A.N. Dadaliaris, T. Loukopoulos, and G.I. Stamoulis, “A Framework for Scheduling the Encoding of Multiple Smart User Videos,” Proc. 11th Int. Workshop on Semantic and Social Media Adaptation and Personalization (SMAP 2016), IEEE, Thessaloniki, Greece, Oct. 2016, pp. 29-34.
- [C12] **M.G. Koziri**, P. Papadopoulos, N. Tziritas, A.N. Dadaliaris, T. Loukopoulos, and S.U. Khan, “Slice-Based Parallelization in HEVC Encoding: Realizing the Potential Through Efficient Load Balancing,” Proc. 18th Int. Workshop on Multimedia Signal Processing (MMSp 2016), IEEE, Montreal, Canada, Sept. 2016, pp. 1-6.
- [C11] P. Oikonomou, **M. G. Koziri**, A.N. Dadaliaris, Y. Hatzaras, E. Neratzaki, and G.I. Stamoulis, “Heuristics for Iterative Detailed Standard Cell Placement,” Proc. South East European Design Automation, Computer Engineering, Computer Networks and Social Media Conf. (SEEDA-CECNSM 2016), ACM, Kastoria, Greece, Sept. 2016, pp. 19-24.
- [C10] P. Oikonomou, T. Loukopoulos, A.N. Dadaliaris, **M.G. Koziri**, and G.I. Stamoulis, “On Formulating and Tackling Integrated Circuit Placement as a Scheduling Problem,” Proc. 19th Panhellenic Conf. on Informatics (PCI 2015), ACM, Athens, Greece, Oct. 2015, pp. 86-91.
- [C9] **M.G. Koziri** and A. Eleftheriadis, “Joint Quantizer Optimization For Scalable Coding,” Proc. 17th IEEE Int. Conf. on Image Processing (ICIP 2010), IEEE, Hong Kong, China, Sept. 2010, pp. 1281-1284.
- [C8] **M.G. Koziri**, N. Bellas, I. Katsavounidis, and D. Zacharis, “Implementation of the AVS Video Decoder on a Heterogeneous Dual-Core SIMD Processor,” Digest of Technical Papers 2010 IEEE Int. Conf. on Consumer Electronics (ICCE 2010), IEEE, Las Vegas, NV, USA, Jan. 2010, pp.267-268.
- [C7] N. Bellas, I. Katsavounidis, **M.G. Koziri**, and D. Zacharis, “Mapping the AVS Video Decoder on a Heterogeneous Dual-Core SIMD Processor,” IEEE Design Automation Conference (DAC 2009), user track paper, San Francisco, CA, USA, July 2009.

- [C6] N. Assimakis, M. Adam, **M.G. Koziri**, and S. Voliotis, “Optimal Distributed Kalman and Lainiotis Filters: Optimal Uniform Distribution of Measurements into Local Processors,” Proc. 16th Int. Conf. on Systems, Signals and Image Processing (IWSSIP 2009), IEEE, Chalkida, Greece, June 2009, pp. 1-6.
- [C5] M. Owaida, **M.G. Koziri**, I. Katsavounidis, and G.I. Stamoulis, “A High Performance and Low Power Hardware Architecture for the Transform and Quantization Stages in H.264,” Proc. 2009 IEEE Int. Conf. on Multimedia and Expo (ICME 2009), IEEE, New York City, NY, USA, June 2009, pp. 1102-1105.
- [C4] **M.G. Koziri**, A.N. Dadaliaris, G.I. Stamoulis, and I. Katsavounidis, “A Novel Low-Power Motion Estimation Design for H.264,” Proc. 18th IEEE Int. Conf. on Application-Specific Systems, Architectures and Processors (ASAP 2007), IEEE, Montreal, Canada, July 2007, pp. 247-252.
- [C3] **M.G. Koziri**, G.I. Stamoulis, and I. Katsavounidis, “Power Reduction in an H.264 Encoder Through Algorithmic and Logic Transformation,” Proc. 2006 Int. Symp. on Low Power Electronics and Design (ISLPED 2006), ACM, Tagernsee, Germany, Oct. 2006, pp. 107-112.
- [C2] **M.G. Koziri**, G.I. Stamoulis, and I. Katsavounidis, “A Low-Power VLSI Architecture for Intra and Inter Prediction in H.264”, Proc. 2nd IEEE Conf. on PhD Research in Microelectronics and Electronics (PRIME 2006), IEEE, Otranto (Lecce), Italy, June 2006, pp. 109-112. (silver leaf award)
- [C1] G.I. Stamoulis, **M.G. Koziri**, I. Katsavounidis, and N. Bellas, “A Low – Power VLSI Architecture for Intra Prediction in H.264”, Proc. 10th Panhellenic Conf. on Informatics (PCI 2005), Springer LNCS, Volos, Greece, Nov. 2005, pp. 633-640.

Κεφάλαια Βιβλίων

- [BC2] T. Loukopoulos, **M. Koziri**, N. Panagou, P. Papadopoulos, and D. Iakovidis, Cloud Video Guidance as “Deus ex Machina” for the Visually Impaired, in EAI/Springer Innovations in Communications and Computing: Technological Trends in Improved Mobility of the Visually Impaired, pp. 127-143, 2020, ISBN 978-3-030-16449-2.
- [BC1] K. Kolomvatsos, **M.G. Koziri**, and T. Loukopoulos, Chapter 11: A Recommendation System for Allocating Video Resources in Multiple Partitions, Big Data Recommender Systems: Recent Trends and Advances-Volume 2: Application Paradigms, IET, 2019, e-ISBN: 9781785619786.